

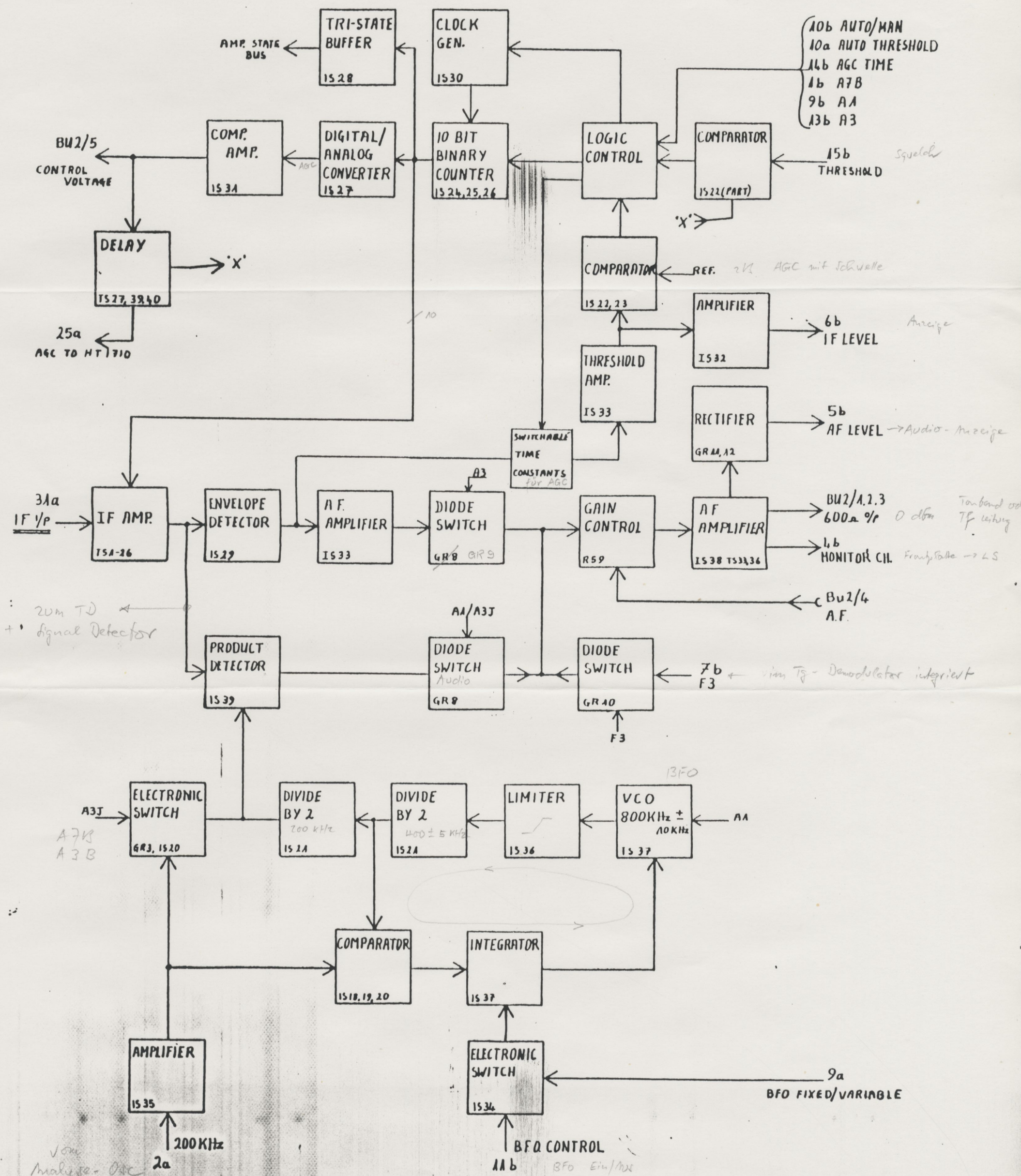
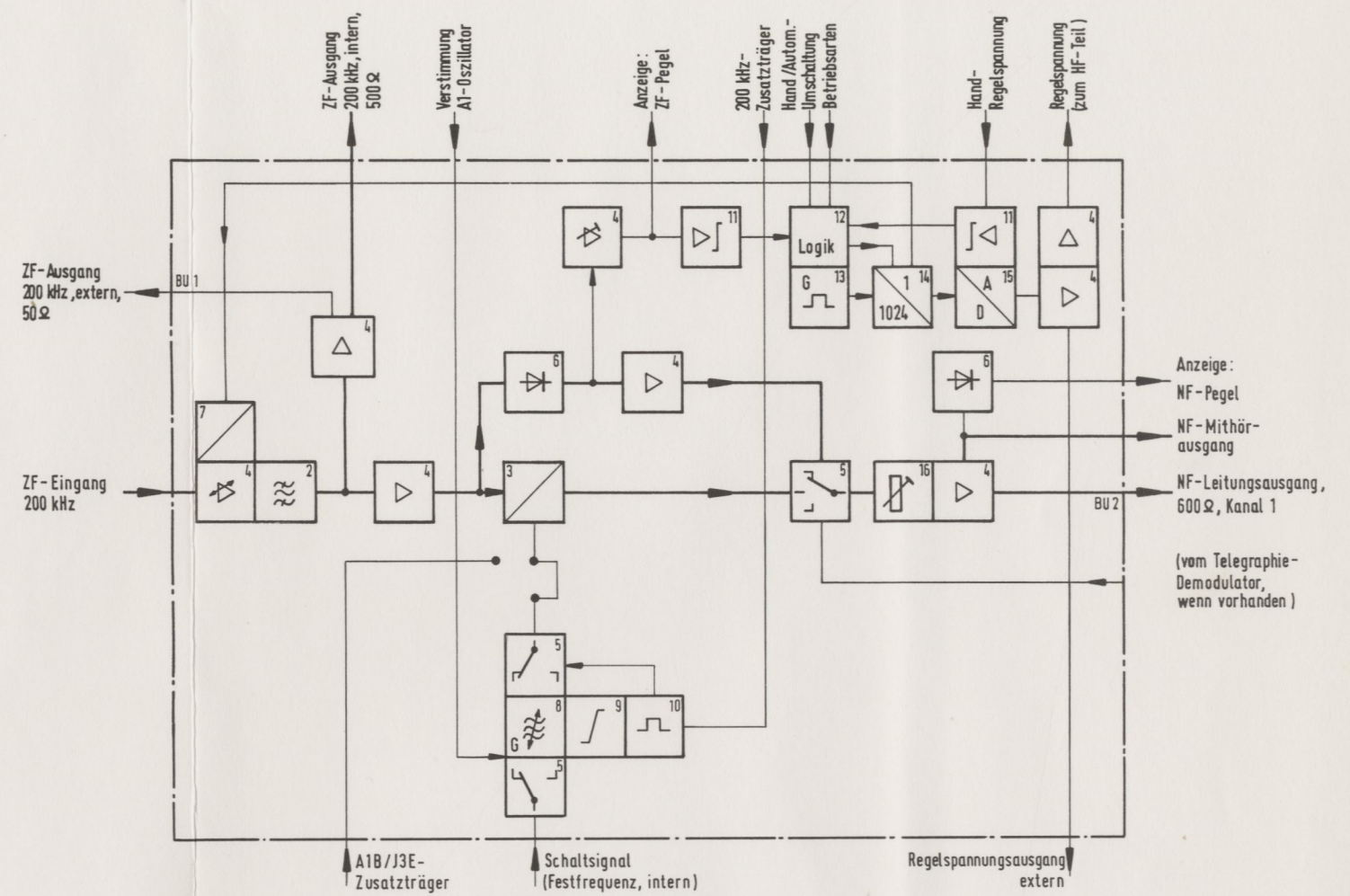


Fig 1-1 BASIC PRINCIPLE OF OPERATION DE 1710

Kathvorschrift { 0.11 dB bis 28 dB

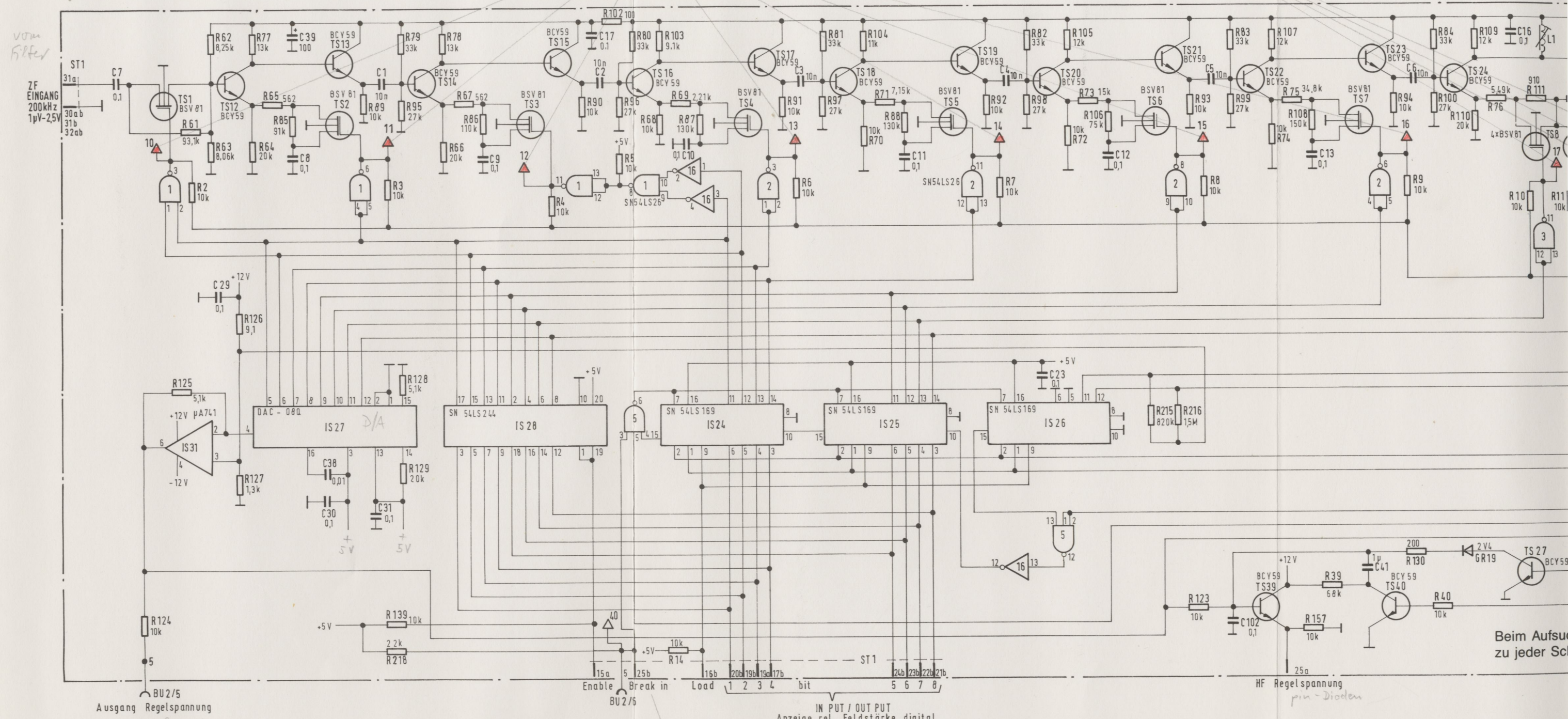


- | | |
|----------------------------|-------------------|
| 2 Filter | 10 Impulsformer |
| 3 Mischer | 11 Komparator |
| 4 Verstärker | 12 Logik |
| 5 Schalter | 13 Taktgenerator |
| 6 Gleichrichter | 14 Zähler |
| 7 Decoder | 15 D/A-Wandler |
| 8 A1-Überlagerer-Generator | 16 Pegelinsteller |
| 9 Frequenzdiskriminator | |

Vom Filter

10 ... 16

17 ... 20



Ausgang Regelspannung
z.B. Recorder
(relat. Feldst.)
0.22 dB

1) 'Hops' der
Zähl-Zufu
2) 'blocking' der
Empfänger

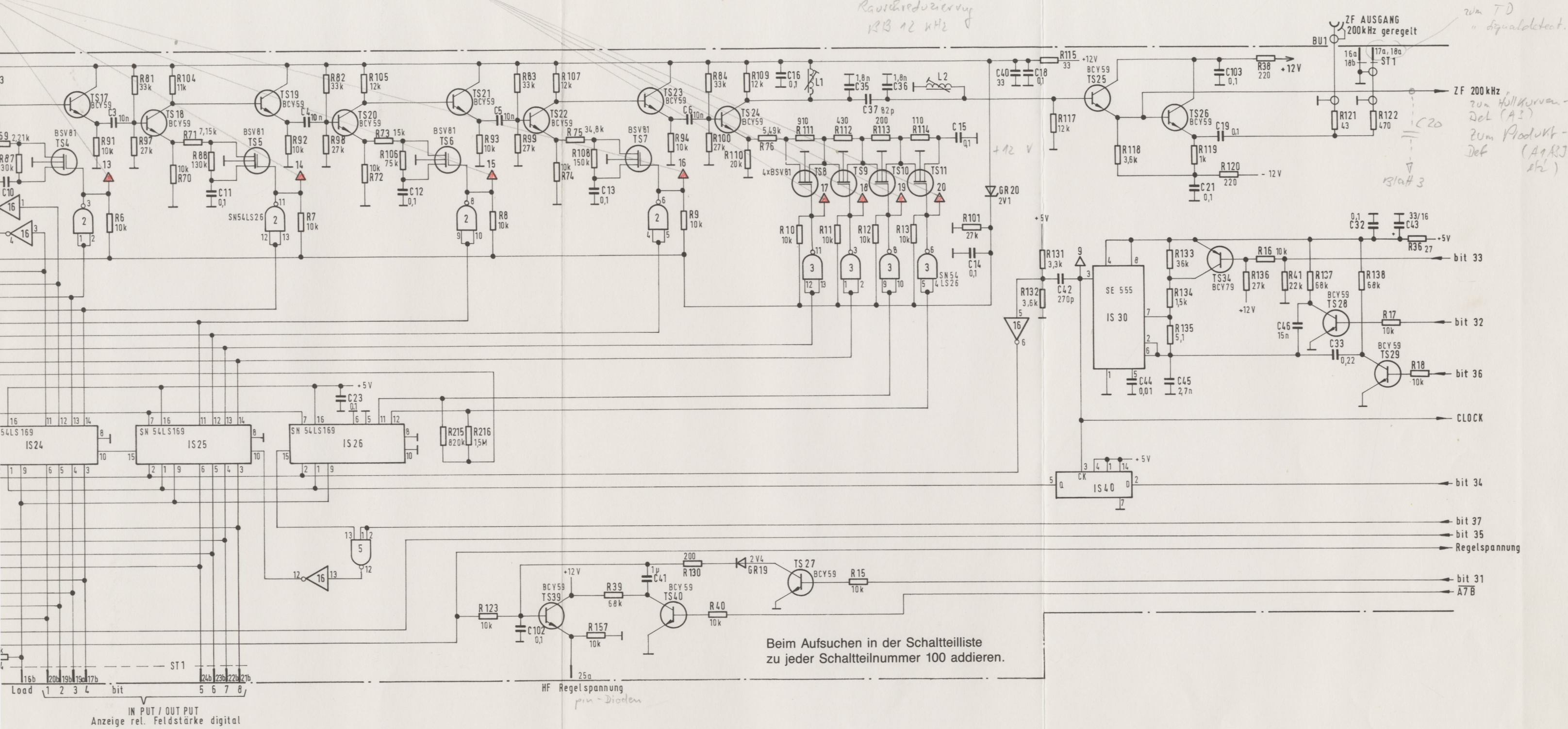
Verstärk.	Bit	10	28 dB
Redierung	11		
	12		
	13		14 dB
	14		7 dB
	15		3.5 dB
	16		1.8 dB
	17		0.9
	18		0.45
	19		0.22
	20		0.11

Bereich:
+ 81 dB
- 31

16

17... 20

Rauschreduzierung
12 kHz



Beim Aufsuchen in der Schalteilliste
zu jeder Schalteilnummer 100 addieren.

HF Regelspannung
pin-Dioden

Blockierung des
Empfängers

Verstärk. Rückführung	Bit	10	28 dB
		11	
		12	
		13	14 dB
		14	7 dB
		15	3.5 dB
		16	1.8 dB
		17	0.9
		18	0.45
		19	0.22
		20	

Bereich:
+ 81 dB
- 31

"L" an Bit 35:
steigt Zählerweg

Stromlaufplan
Demodulator DE 1710/2
Anlage 2, Blatt 1

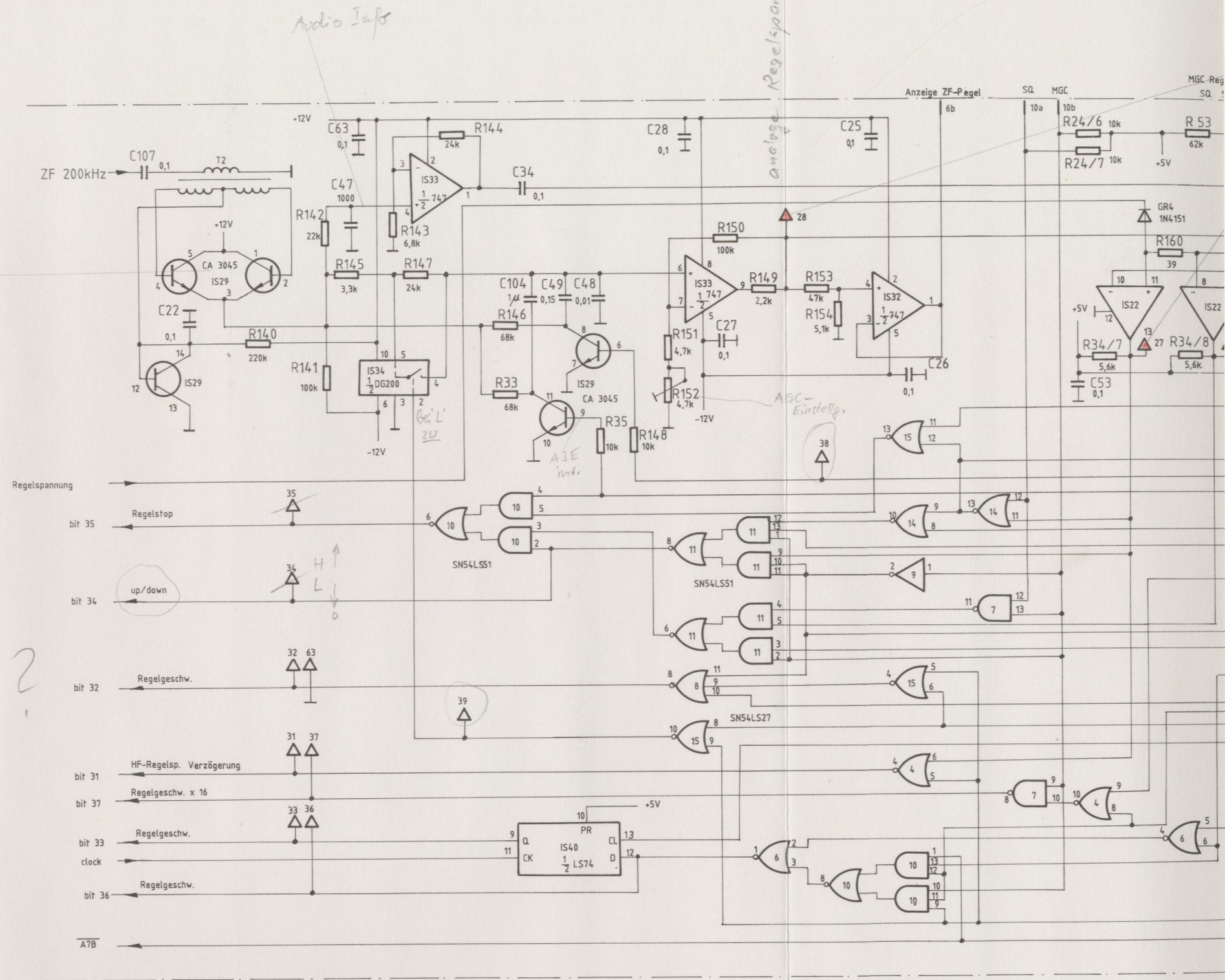
Zeitkonst.

Zeitkonst.	Bit 38	39	A3E
0.33 μ s	L	L	H
0.53 μ s	H	L	H
3.3 μ s	L	L	L
4.4 μ s	H	H	H

Eing. Regelung:
inner von Daud. 1

DE 1710/2 vs DE 1710:
Regelungsv. Änderung berücksichtigt

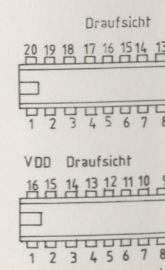
A713 relativ langsame Regelung



bit 37 { LO x 16
 HI x 1

A3E ist bezogen
138

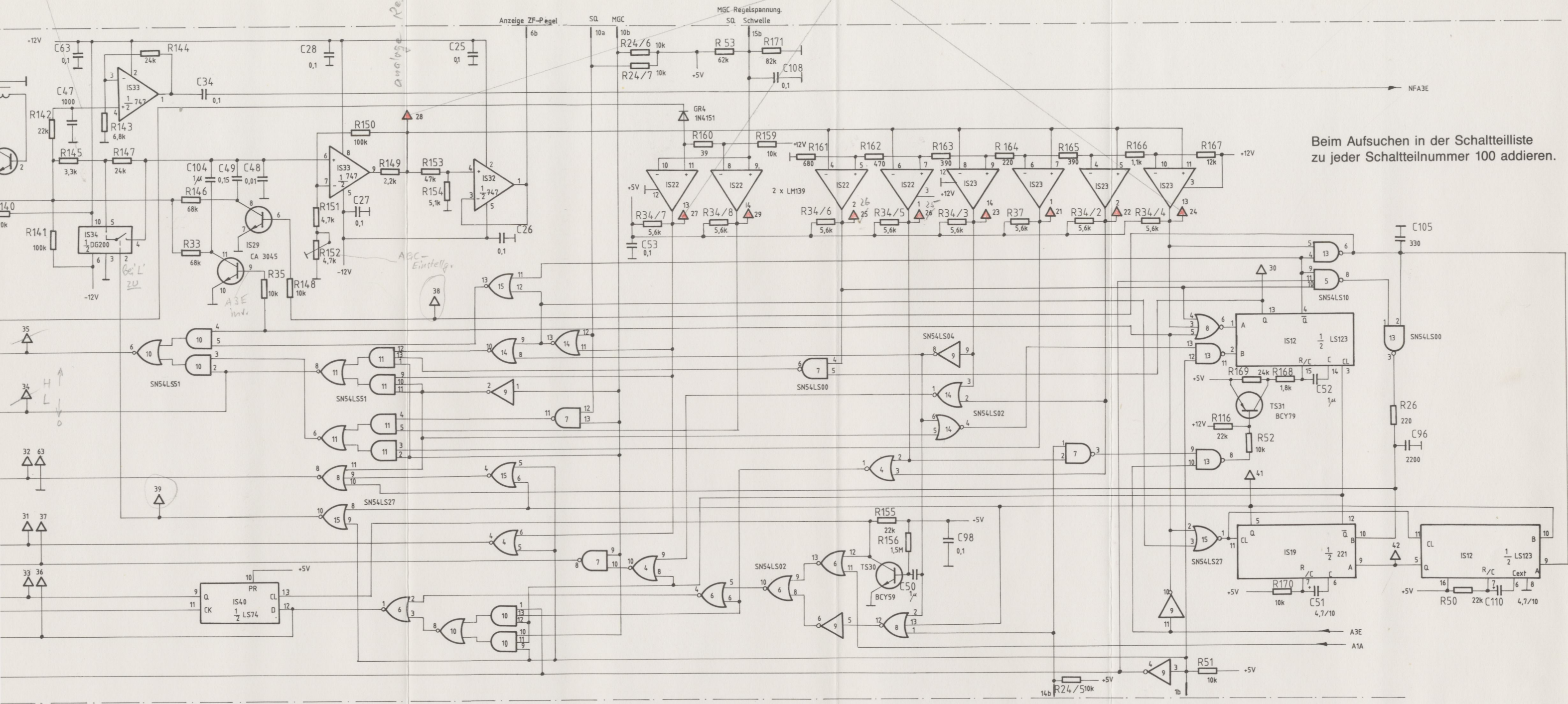
VDD Draufsicht	54LS26	IS 1/2/3/17/20
14 13 12 11 10 9 8	54LS02	IS 4/6/14/15
1 2 3 4 5 6 7	54LS00	IS 7/13
	54LS10	IS 5
	54LS27	IS 8
	54LS04	IS 9/16
	54LS51	IS 10/11
	54LS74	IS 18/40
	54 121	IS 19
	54LS73	IS 21
	LM 139 J	IS 22/23 (VDD3,VSS 12)
	Transistor Array NPN	IS 29



Audio Info

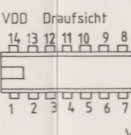
29 - - - - 29

Analoge Regelspannung

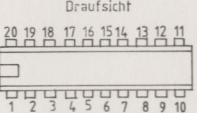


Beim Aufsuchen in der Schalteiste zu jeder Schalteilnummer 100 addieren.

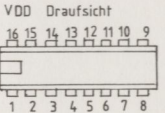
A3E ist bezogen
138



54LS26	IS 1/2/3/17/20
54LS02	IS 4/6/14/15
54LS00	IS 7/13
54LS10	IS 5
54LS27	IS 8
54LS04	IS 9/16
54LS51	IS 10/11
54LS74	IS 18/40
54 121	IS 19
54LS73	IS 21
LM 139 J	IS 22/23 (VDD3,VSS 12)
Transistor Array NPN	IS 29



54LS244
IS28



54LS123	IS 12
54LS169	IS 24/25/26
DAC 08Q	IS 27



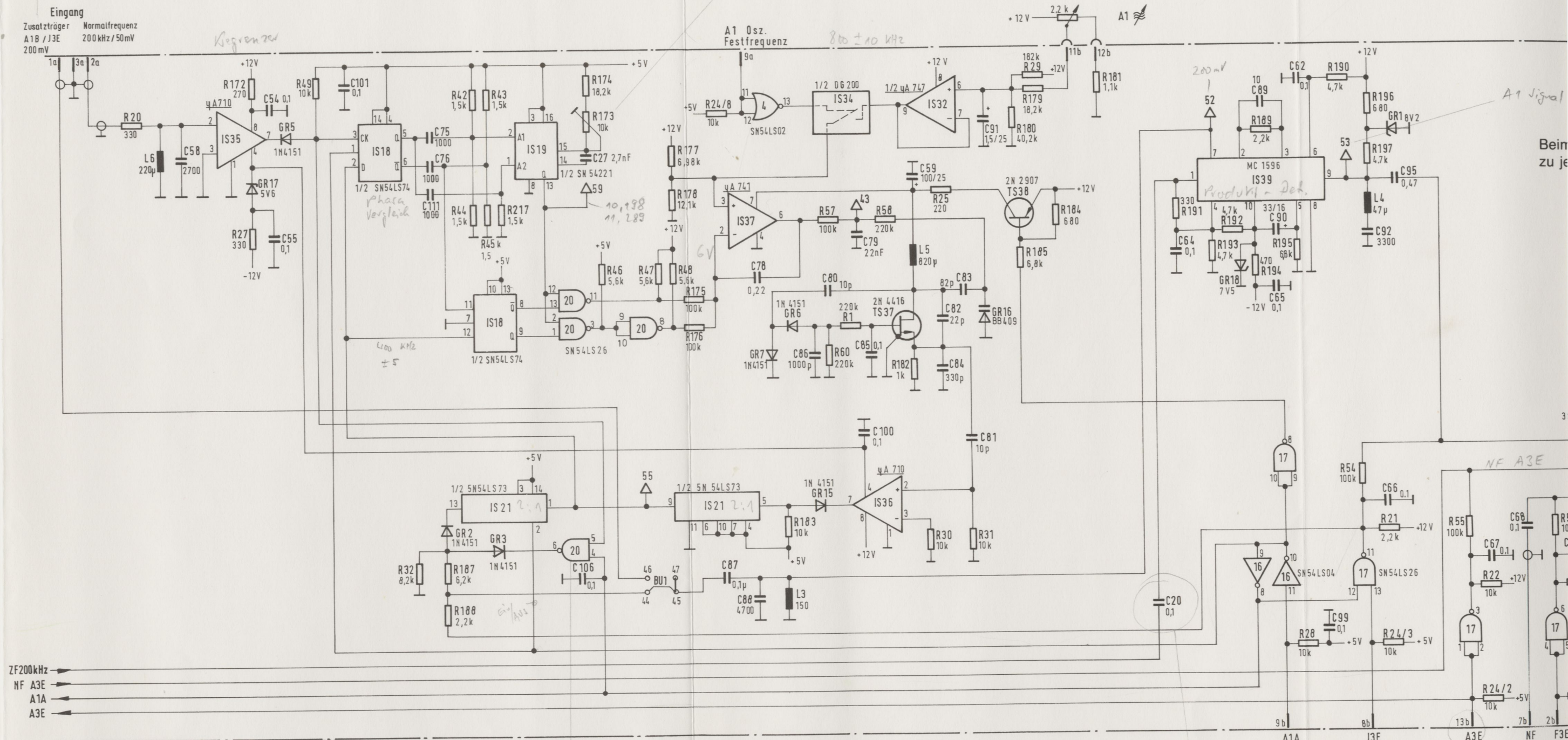
SE 555L	IS 30
741	IS 31/37/38
710	IS 35/36



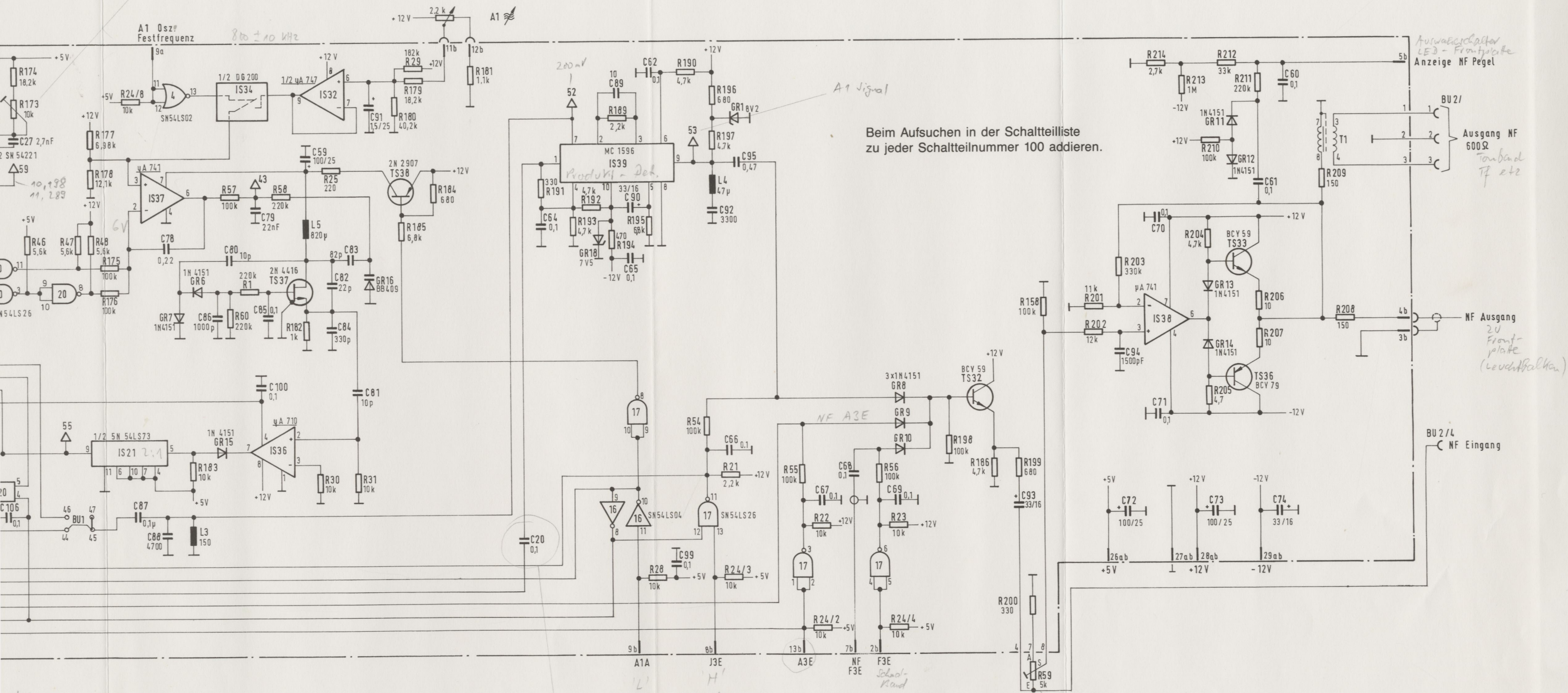
747	IS 32/33
DG 200BA	IS 34
MC 1596 G	IS 39

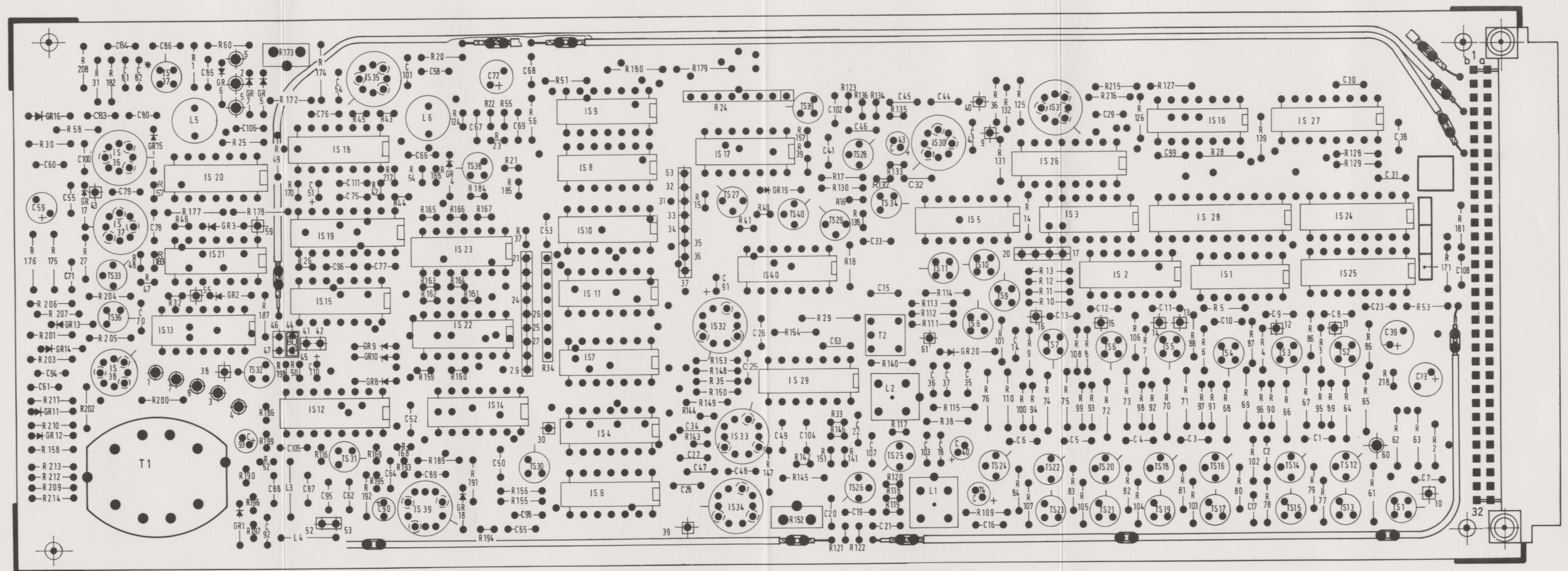
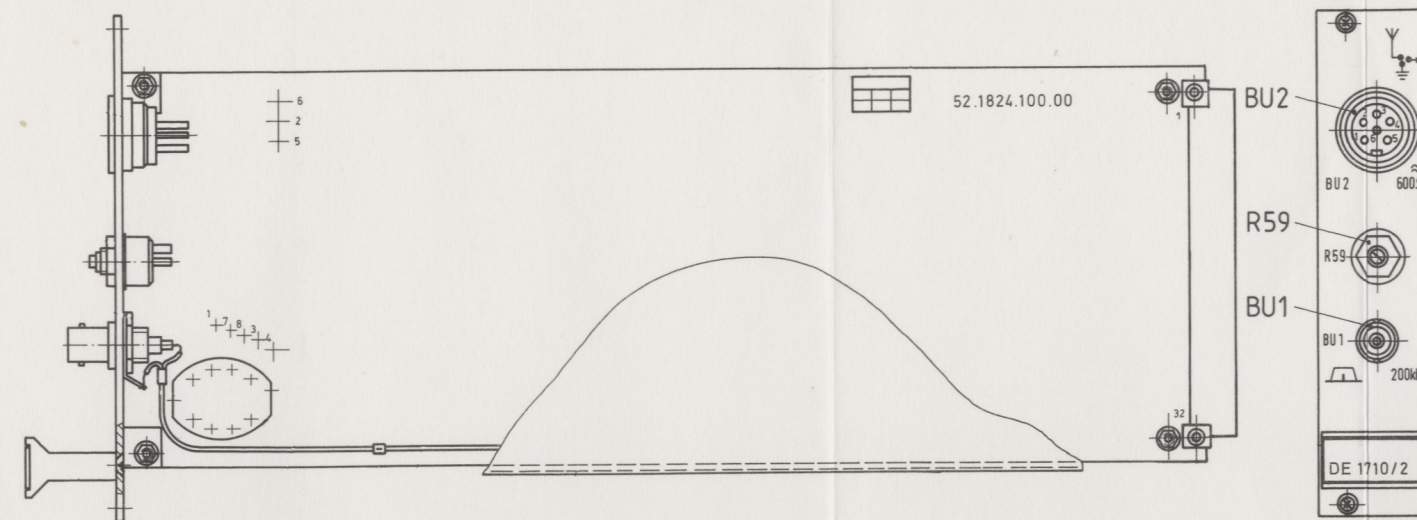
Wird im E1800 in dieser Aufb. nicht benutzt

Grundschaltg. für Synthes. Frequenz-Prüfung
201, 75 kHz
9a am Masse (L)



Grundschaltung
für Synthesizer
Festfrequenz-Prüfung
201, 75 kHz
5a am Markt (2)





C61 über
R211, GR11,
R210 gebogen

*Abgleichwert wird im Prüffeld bestückt

Beim Aufsuchen in der Schalteilliste
zu jeder Schalteilnummer 100 addieren.

52.1824.002.00 (01)
52.1824.100.00 (05)

DE 1710/2

Bestückungspläne
Demodulator DE 1710/2
Anlage 3