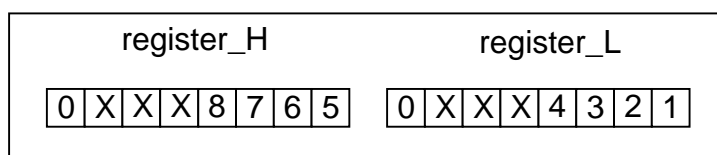


98/07/28(hi):	Event in: LS MUTE, NO EVENT hinzugefügt
98/07/27(hi):	Event_out: TB TEL / TB ISDN added, MIC MUTE added Beschreibung OUT_REG / IN_REG hinzugefügt
98/09/30(HB)	7 bit state_tab -> event number's only 0..127 possible all 8 bit registers LOW and HIGH Nibble
98/12/07(HB)	new input event's + ext tmp mon switch new output events
99/02/02	new input event reserve led flashing
05 feb 99	correction output event's

HB/24/07/98



OUT_REG L/H

Wird durch den PC in den gewünschten Zustand gesetzt und in Abhängigkeit vom PC_OUT_SWITCH an den Ausgang weitergegeben. Aktive Logik, d.h. bit = 1 output active low level am Ausgang.

PC_OUT_SWITCH L/H

Definiert, ob ein Ausgangspin vom PC (bit=1) oder von intern (bit=0) angesteuert wird. Die PC-Daten werden vom OUT_REG übernommen.

IN_REG L/H

Reflektiert den Zustand der Eingänge und kann jederzeit durch den PC ausgelesen werden. Aktive Logik, d.h. Eingang high level am Eingang input active bit = 1

PC_SEND_MASK L/H

Wenn sich ein Eingangspin ändert, und das korrespondierende Bit gesetzt ist (bit=1), wird das IN_REG zum PC gesendet.

EVENT_OUT_x

Für jeden OUTPUT PIN 1 Byte, welches die Ansteuerung (EVENT) definiert.

EVENT_IN_x

Für jeden Eingang 1 Byte, welches die Verwendung definiert.

OUTPUT EVENT's

EVENT Nr.	Beschreibung (active low level)
0	OFF (permanent high)
1	Faderstart CH 1
2	Faderstart CH 2
3	Faderstart CH 3
4	Faderstart CH 4
5	Rotlicht 1 (Control Room)
6	Rotlicht 2 (Studio)
7	TB TEL aktiv

8	TB ISDN aktiv
9	MIC MUTE aktiv
10	RESERVE Taste
11	TEL HYBRID Taste
20	Faderstart MIC_1
21	Faderstart MIC_2
22	Faderstart MIC_3
23	Faderstart MIC_4
24	Faderstart DIG_1
25	Faderstart DIG_2
26	Faderstart LINE_1
27	Faderstart LINE_2
28	Faderstart AWS
29	Faderstart TV
30	Faderstart AV
31	Faderstart TEL
32	Faderstart ISDN
126	TEST
127	ON (permanent low)

INPUT EVENT's

Event Nr.	Beschreibung
0	NO EVENT (keine Funktion)
1	MIC_1 MUTE (ext. Räuspertaste)
2	MIC_2 MUTE
3	MIC_3 MUTE
4	MIC_4 MUTE
5	LS MUTE

6	RESERVE LED ON
7	TEL HYBRID LED ON
8	EXT TMP MON SWITCH
11	Ausgangs-Gate OUT_1
12	Ausgangs-Gate OUT_2
13	Ausgangs-Gate OUT_3
14	Ausgangs-Gate OUT_4
15	Ausgangs-Gate OUT_5
16	Ausgangs-Gate OUT_6
17	Ausgangs-Gate OUT_7
18	Ausgangs-Gate OUT_8
20	Reserve LED flashing (override reserve led on)
21	Tel Hybrid LED flashing (override on)
126	TEST (transparent IN->OUT)