

Modifikation von Mikroprozessorkarten

Diese Modifikation behebt das Problem "Error, Data lost", entstanden durch zeitweise fehlerhaften Reset des Mikroprozessors beim Einschalten der Maschine. Sie soll dringend bei batteriegepufferten Karten durchgeführt werden.

Die Prozessorkarte 1.811.774.12 für das Gerät A812 kann mit dem Umbausatz 20.050.812.00 modifiziert werden.

- Die Master MPU – Karte muss ebenso mittels Umrüstsatz 20.050.754.12 umgebaut werden.
- Die Capstan – Prozessorkarten müssen nicht modifiziert werden.

Umbausatz für 1.811.774.12 (20.050.812.00)

1 Stk IC TL 7705 BCP	50.11.0157	1 Stk Wire-Wrap Draht l=100	1.010.110.64
1 Stk C 2,2 nF, 10%, 63V	59.06.0222	1 Stk Indexschild .27	1.101.002.27
1 Stk Wire-Wrap Draht l=70	1.010.107.64	1 Stk Indexschild .33	1.101.002.33
1 Stk Wire-Wrap Draht l=90	1.010.109.64		

Beschreibung des Umbaus

Karten mit Layout 1.811.774.12 (siehe Zeichnung)

- IC 1, TL 7705 ACP entfernen, dafür neu TL 7705 BCP einsetzen.
- C 2,2nF zwischen PIN 4 und 5 von IC 14 einlöten.
- Wire-Wrap Draht l=100 von C5 (negativ) auf JS 12 (Masse).
- Wire-Wrap Draht l=70 von IC 1, PIN 8 auf PIN 1 von R21.
- Wire-Wrap Draht l=90 von C10 (positiv) auf PIN 28 von IC 8.
- Neues, um 1 erhöhtes Indexschild auf dem Beschriftungsstreifen anbringen.

Modification of microprocessor boards

This modification solves the problem "Error, Data lost", caused by occasional incorrect microprocessor reset during the "power on" routine. The alterations listed below are of prime importance with battery buffered cards.

For the processor card 1.811.774.12 used in the A812 recorder, modification kit 20.050.812.00 is required.

- Use the modification kit 20.050.754.12 to update the master MPU card.
- The capstan processor card requires no modification.

Modification kit 20.050.812.00 for 1.811.774.12

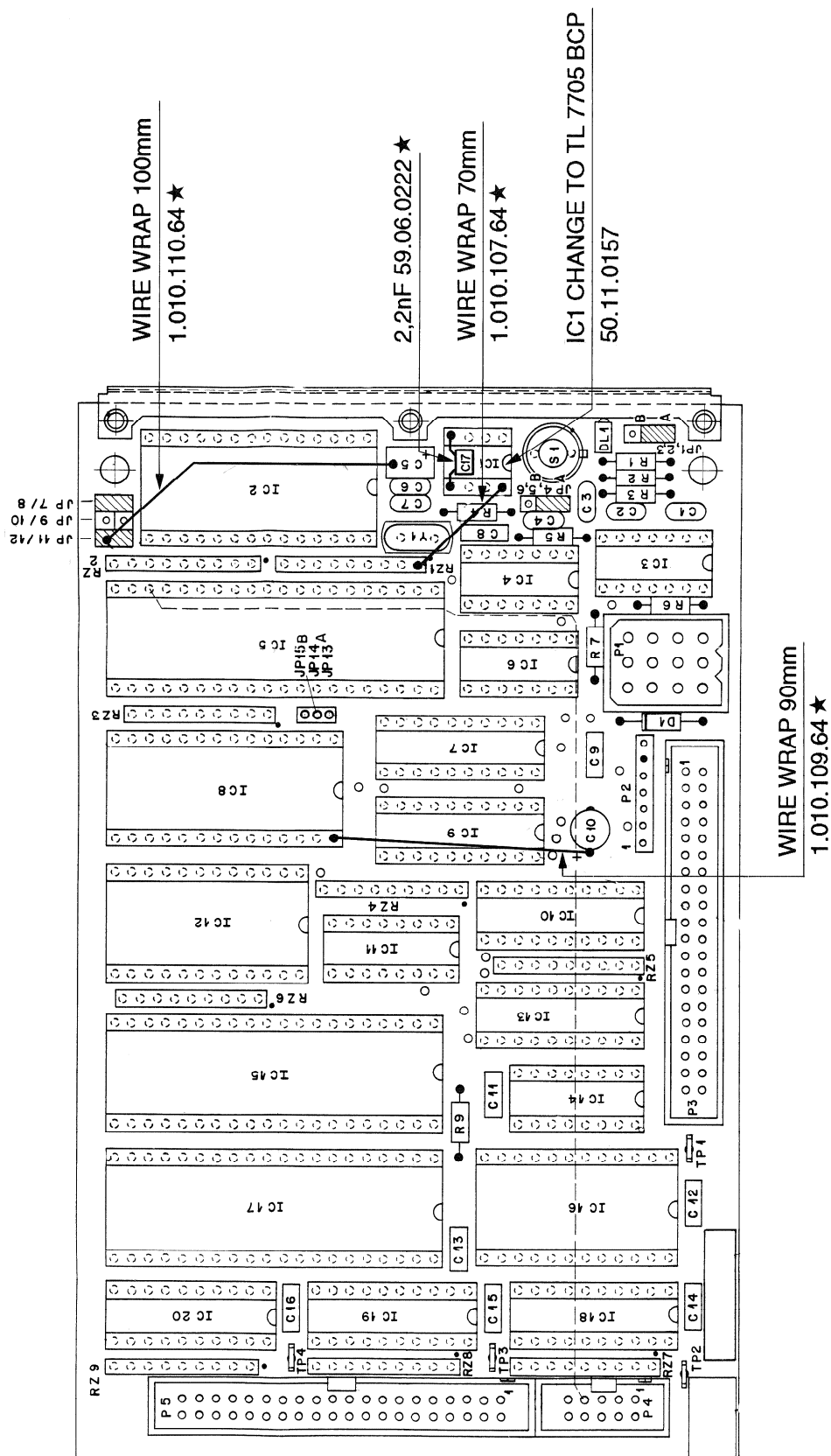
1 off IC TL 7705 BCP	50.11.0157	1 off wrap-wire l=100	1.010.110.64
1 off C 2,2 nF, 10%, 63V	59.06.0222	1 off index label .27	1.101.002.27
1 off wrap-wire l=70	1.010.107.64	1 off index label .33	1.101.002.33
1 off wrap-wire l=90	1.010.109.64		

Modification procedure

P.C. boards with layout 1.811.774.12 (see illustration)

- Replace IC 1, TL 7705 ACP with TL 7705 BCP
- Fit C 2,2nF capacitor between pin 4 and 5 of IC14
- Fit wrap-wire l=100 from C5 (negative) to JS 12 (shield)
- Fit wrap-wire l=70 from IC 1, pin 8 to pin 1 of R21
- Fit wrap-wire l=90 from C10 (positive) to pin 28 of IC 8
- Fit index label of next higher number to legend strip.

★ ON SOLDER SIDE
AUF DER LÖTSEITE



1.811.774.12

